



सत्यमेव जयते

# पेटेंट कार्यालय, भारत सरकार | The Patent Office, Government Of India पेटेंट प्रमाण पत्र | Patent Certificate

(पेटेंट नियमावली का नियम 74) | (Rule 74 of The Patents Rules)

पेटेंट सं./ Patent No. : 521555

आवेदन सं./ Application No. : 202331011297

फाइल करने की तारीख / Date of Filing : 19/02/2023

पेटेंटी / Patentee : Indian Institute of Engineering Science and Technology (IIEST),  
Shibpur

आविष्कारकों का नाम /Name of Inventor(s) : 1.Dr. Suvarun Dalapati 2.Mr. Dipankar Chatterjee

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित *A Current-sensor-less Technique for Dead Time Distortion Compensation in PWM Inverters* नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख फरवरी 2023 के उन्नीसवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled *A Current-sensor-less Technique for Dead Time Distortion Compensation in PWM Inverters* as disclosed in the above mentioned application for the term of 20 years from the 19<sup>th</sup> day of February 2023 in accordance with the provisions of the Patents Act,1970.



इकांत की अंसित  
पेटेंट नियंत्रक

अनुदान की तारीख / Date of Grant : 07/03/2024

टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, फरवरी 2025 के उन्नीसवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।  
Note. - The fees for renewal of this patent, if it is to be maintained, will fall / has fallen due on 19<sup>th</sup> day of February 2025 and on the same day in every year thereafter.